PATENT OFFICE

10. 9. 2004

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2003年 9月 8日

出 願 Application Number:

特願2003-315990

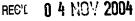
[ST. 10/C]:

[JP2003-315990]

出 人 Applicant(s):

三菱住友シリコン株式会社

PCT **WIPO**



 leg/c_I

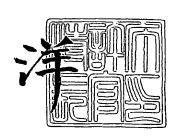
PRIORITY DOCUMENT

SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1(a) OR (b)

2004年10月21日

特許庁長官 Commissioner, Japan Patent Office





【書類名】 特許願 【整理番号】 2003M021

【あて先】特許庁長官 殿【国際特許分類】H01L 21/265

【発明者】

【住所又は居所】 東京都港区芝浦一丁目2番1号 三菱住友シリコン株式会社内

【氏名】 遠藤 昭彦

【発明者】

【住所又は居所】 東京都港区芝浦一丁目2番1号 三菱住友シリコン株式会社内

·【氏名】 森本 信之

【特許出願人】

【識別番号】 302006854

【氏名又は名称】 三菱住友シリコン株式会社

【代理人】

【識別番号】 100094215

【弁理士】

【氏名又は名称】 安倍 逸郎

【手数料の表示】

【予納台帳番号】 037833 【納付金額】 21,000円

【提出物件の目録】

【物件名】 特許請求の範囲 1

 【物件名】
 明細書 1

 【物件名】
 図面 1

 【物件名】
 要約書 1

【書類名】特許請求の範囲

【請求項1】

活性層用ウェーハの所定深さ位置に軽元素をイオン注入し、前記活性層用ウェーハにイオン注入領域を形成するイオン注入工程と、

その後、イオン注入された活性層用ウェーハと、窒素濃度が $1\times10^{1.4}$ a t o m s / c m 3 ~ $3\times10^{1.5}$ a t o m s / c m 3 でかつ酸素濃度が $12\times10^{1.7}$ a t o m s / c m 3 (o l d ASTM) 以上であり、ウェーハ全面がOSFリング領域である支持基板用ウェーハとを絶縁膜を介在して貼り合わせ、貼り合わせウェーハを形成する貼り合わせ工程と、

該貼り合わせウェーハを熱処理し、前記イオン注入領域内に軽元素バブルを形成させることで、前記所定深さ位置から活性層用ウェーハの一部を剥離し、活性層を形成する剥離 工程とを備えた貼り合わせ基板の製造方法。

【請求項2】

活性層用ウェーハの所定深さ位置に軽元素をイオン注入し、前記活性層用ウェーハにイオン注入領域を形成するイオン注入工程と、

その後、イオン注入された活性層用ウェーハと、酸素濃度が $1.6 \times 10^{1.7}$ a toms $/cm^3$ (old ASTM)以上の支持基板用ウェーハとを絶縁膜を介在して貼り合わせ、貼り合わせウェーハを形成する貼り合わせ工程と、

該貼り合わせウェーハを熱処理し、前記イオン注入領域内に軽元素バブルを形成させることで、前記所定深さ位置から活性層用ウェーハの一部を剥離し、活性層を形成する剥離 工程とを備えた貼り合わせ基板の製造方法。

【請求項3】

前記貼り合わせ工程の前に、還元ガス雰囲気で、前記支持基板用ウェーハに対して $1100\sim1250$ \mathbb{C} 、5分間以上のラピッドサーマルプロセス処理、または、 $1050\sim1250$ \mathbb{C} 、1時間以上の高温熱処理を施す請求項1または請求項2に記載の貼り合わせ基板の製造方法。



【発明の名称】貼り合わせ基板の製造方法

【技術分野】

[0001]

この発明は貼り合わせ基板の製造方法、詳しくは活性層の金属不純物による汚染度の低減が図れ、支持基板用ウェーハのスリップを抑制する十分な強度を有し、薄膜の活性層のLPD評価の精度も高まるスマートカット法を利用した貼り合わせ基板を安価に製造する技術に関する。

【背景技術】

[0002]

近年、デバイスの高集積化などに伴い、活性層の薄膜化(0.05μ m未満)が進んでいる。これを実現するSOI(silicon on insulator)構造を有した半導体基板を製造する方法として、特許文献1に記載されたスマートカット法が開発されている。

これは、酸化膜が形成され、水素を所定深さ位置にイオン注入した活性層用ウェーハと、支持基板用ウェーハとを室温で貼り合わせ、その後、得られた貼り合わせウェーハを熱処理炉に挿入して500 $\mathbb C$ 、30 分間熱処理し、そのイオン注入領域から活性層用ウェーハの一部を剥離し、続いて貼り合わせウェーハに貼り合わせ強度を増強する貼り合わせ熱処理を施す方法である。これにより、支持基板用ウェーハと活性層との間に埋め込みシリコン酸化膜を介在した貼り合わせSOI 基板が得られる。貼り合わせ熱処理では、酸素を雰囲気ガスとする1100 $\mathbb C$ 、2 時間の熱処理が施される。

[0003]

ところで、活性層用ウェーハおよび活性層には、水素イオン注入工程および貼り合わせ熱処理などの高温プロセスにより若干量の金属不純物が混入する。金属不純物のうちCu、Feなどは、貼り合わせ後の熱処理時に埋め込みシリコン酸化膜を透過し、支持基板用ウェーハ内まで拡散される。この現象を応用し、支持基板用ウェーハにおいて金属不純物を捕獲する、例えば特許文献2に記載されたIG(Intrinsic Gettering)法が知られている。

特許文献 2 では、支持基板用ウェーハとして比抵抗 10Ω c m、酸素濃度 1×10^{18} a 1 c m s 1 c m 1 の 1 の 1 の m s 1 c m 1 の

【特許文献1】特開平5-211128号公報

【特許文献2】特開平9-326396号公報

【発明の開示】

【発明が解決しようとする課題】

[0004]

しかしながら、酸素濃度 1×10^{18} a toms/cm³ 程度からの酸素析出物をゲッタリングサイトとした支持基板用ウェーハでは、活性層用ウェーハまたは活性層の金属不純物を捕獲するには不十分であった。

また、貼り合わせ熱処理時には、1100℃という高温で熱処理される。そのため、支持基板用ウェーハの支持側の面にスリップが発生し易かった。これを改善するために貼り合わせウェーハがセラミックス製の環状のサセプタ、または、環状のウェーハ保持部を有するウェーハボートなどのウェーハ支持治具により支持される方法が用いられているが、コスト的な問題があった。

[0005]

さらに、近年では、活性層が 0.05μ m未満(例えば 0.02μ m)、埋め込みシリコン酸化膜が 0.15μ m程度まで薄膜化している。そのため、表面検査装置により LPD (Light Point Defect)を評価する際において、マイクロボイドを

疑似欠陥として検出するおそれがあった。ここでいうマイクロボイドとは、シリコン酸化膜と支持基板用ウェーハとの間に存在する微細な空隙(露出したCOPなど)を意味する。このように、マイクロボイドを疑似欠陥として検出するのは、測定用のレーザ光が薄膜の活性層と埋め込みシリコン酸化膜とを透過するためである。その結果、LPD評価の信頼性が低下していた。

[0006]

このような疑似欠陥の問題を解消するため、例えば特許文献3に記載されたCOPが存在しないシリコンウェーハを支持基板用ウェーハとして利用することが考えられる。

特許文献3では、CZ法における引き上げ速度を0.8mm/min以下としてシリコン単結晶インゴットを育成する。シリコンを低速度で育成し、更に引き上げ炉内の温度環境を最適化することにより、シリコン単結晶インゴット中にCOPが析出されない。このようにCOPが存在しないシリコンウェーハを支持基板用ウェーハに用いれば、マイクロボイドは発生しなくなる。

しかしながら、COPをなくすために、結晶中の空孔濃度が低くなり、逆に空孔を必要とする酸素析出物が得にくいという問題が生じていた。

【特許文献3】特開平2-267195号公報

[0007]

この発明は、活性層の金属不純物による汚染度が低減され、支持基板用ウェーハのスリップを抑制することができる貼り合わせ基板を、スマートカット法を採用して安価に製造することができる貼り合わせ基板の製造方法を提供することを、その目的としている。

また、この発明は、薄膜の活性層のLPD評価の信頼性を高めることができる貼り合わせ基板の製造方法を提供することを、その目的としている。

【課題を解決するための手段】

[0008]

請求項1に記載の発明は、活性層用ウェーハの所定深さ位置に軽元素をイオン注入し、前記活性層用ウェーハにイオン注入領域を形成するイオン注入工程と、その後、イオン注入された活性層用ウェーハと、窒素濃度が $1\times10^{1.4}$ a toms/cm³ $\sim 3\times10^{1.5}$ a toms/cm³ でかつ酸素濃度が $12\times10^{1.7}$ a toms/cm³ (old ASTM)以上であり、ウェーハ全面にOSFが発生する引き上げ条件で作成された支持基板用ウェーハとを絶縁膜を介在して貼り合わせ、貼り合わせウェーハを形成する貼り合わせ工程と、該貼り合わせウェーハを熱処理し、前記イオン注入領域内に軽元素バプルを形成させることで、前記所定深さ位置から活性層用ウェーハの一部を剥離し、活性層を形成する剥離工程とを備えた貼り合わせ基板の製造方法である。

[0009]

請求項1に記載の発明によれば、活性層用ウェーハまたは活性層に含まれる金属不純物のうち、外方拡散により埋め込み絶縁膜を透過可能なCu、Feなどが、埋め込み絶縁膜を介して支持基板用ウェーハ中の酸素析出物(BMD; Bulk Micro Defe cts)またはそれに起因した酸素誘起積層欠陥(OSF; Oxidation Induced Stacking Fault)に捕獲される。ウェーハ全面に<math>OSFを発生する結晶は引き上げ時の温度勾配および引き上げ速度を制御することにより得られる。また、支持基板用ウェーハに存在し、埋め込み絶縁膜を透過して活性層用ウェーハまたは活性層に移動可能なCu、Feなども、同様にCOPまたはOSF(以下、欠陥)に捕獲される。もちろん、支持基板用ウェーハ中の他の金属不純物もこの欠陥に捕獲される。その結果、活性層の金属不純物による汚染度の低減を図ることができる。

[0010]

また、このように支持基板用ウェーハ中には酸素と窒素とがそれぞれ高濃度に存在する。具体的には、酸素が o l d ASTMによる測定で 12×10^{17} a t o m s / c m 3 以上、窒素が結晶引き上げ時にシリコン窒化物を所定量添加し、偏析係数より計算された値が 1×10^{14} a t o m s / c m $^3\sim3\times10^{15}$ a t o m s / c m 3 である。酸素と窒素とがこれらの分量含有されると、更に引き上げ条件を最適化するにはウェーハ全面に

OSFを発生させることで、支持基板用ウェーハ中の欠陥密度は 1×10^9 / cm³以上となる。その結果、支持基板用ウェーハの強度が高まり、熱処理時の支持基板用ウェーハのスリップを防止することができる。支持基板用ウェーハのスリップ防止効果は、直径が $300\,\mathrm{mm}$ を超える貼り合わせ基板において重要視される。

[0011]

活性層用ウェーハおよび支持基板用ウェーハの種類としては、例えば単結晶シリコンウェーハ、ゲルマニウムウェーハ、SiCウェーハを採用することができる。

絶縁膜としては、例えば酸化膜、窒化膜などを採用することができる。

絶縁膜の厚さは、例えば1. 0μ m未満、好ましくは0. $1 \sim 0$. 2μ mである。

活性層の厚さは限定されない。例えば、厚膜の活性層では $1\sim 10~\mu$ mである。また、 薄膜の活性層では $0.01\sim 1~\mu$ mである。

支持基板用ウェーハの窒素濃度が 1×10^{14} a toms/cm³ 未満では、十分な酸素析出物またはそれに付随するOSFが発生しない。また、 3×10^{15} a toms/cm³ を超えると窒素の固溶限界を超え、無転位結晶が引き上げられない。窒素の好ましい濃度は $2\times10^{14}\sim1\times10^{15}$ a toms/cm³ である。

支持基板用ウェーハの酸素濃度が $1.2 \times 1.0^{1.7}$ a toms/cm³ 未満では、十分な酸素析出物またはそれに付随するOSFが発生しない。また、ウェーハ全面にOSFを発生させる引き上げ条件として、CZ法における固液界面近傍の温度勾配(G)と引き上げ速度(V)とすると、V/G値が $0.2 \sim 0.3 \,\mathrm{mm}^2/\mathbb{C} \cdot \mathrm{min}$ 和程度となる。酸素の好ましい濃度は $1.3 \times 1.0^{1.7} \sim 1.5 \times 1.0^{1.7}$ a toms/cm³ である。old ASTMとは、シリコン中の酸素濃度の定義の一つであり、FT-IRスペクトルから酸素濃度に返還するための一つの手法である。

[0012]

軽元素としては、例えば水素(H)の他、希ガスの元素であるヘリウム(H e)、ネオン (N e)、アルゴン (A r)、クリプトン (K r)、キセノン (X e)、ラドン (R n) などでもよい。これらは単体または化合物でもよい。

イオン注入時の軽元素のドーズ量は限定されない。例えば $2 \times 10^{1.6} \sim 8 \times 10^{1.6}$ a toms/cm² である。

軽元素のイオン注入時の加速電圧は、50keV以下、好ましくは<math>30keV以下、さらに好ましくは<math>20keV以下である。軽元素のイオン注入は、低加速電圧ほど目標深さに軽元素を集中させることができるが、薄膜SOI作成には剥離後の取り代が少なく面内のバラツキ向上に有利である。

剥離時の貼り合わせウェーハの加熱温度は400℃以上、好ましくは400~700℃、さらに好ましくは450~550℃である。400℃未満では、活性層用ウェーハにイオン注入された軽元素から軽元素バブルを形成することが難しい。また、700℃を超えると、活性層内に酸素析出物が形成されてしまいデバイス特性の低下を招くおそれがある

[0013]

剥離時の炉内雰囲気は、非酸化性ガス(窒素、アルゴンなどの不活性ガス)の雰囲気でもよい。また、真空中でもよい。

剥離時の貼り合わせウェーハの加熱時間は1分間以上、好ましくは10~60分間である。1分間未満では、貼り合わせウェーハにイオン注入された軽元素をバブル化することが困難になる。

剥離工程後、活性層用ウェーハと支持基板用ウェーハとの貼り合わせ熱処理の強度を高める貼り合わせ熱処理を施してもよい。この際の加熱温度は、例えば1100℃、2時間である。熱酸化炉内の雰囲気ガスとしては、酸素などを採用することができる。

[0 0 1 4]

支持基板用ウェーハ中には、多量の酸素が存在する。そのため、貼り合わせ後の熱処理 時において、酸素の拡散による活性層用ウェーハまたは活性層の酸素汚染が考えられる。 しかしながら、絶縁膜のゲッタリング機能により、支持基板用ウェーハ中の酸素が捕獲さ



れる。これにより、前記活性層用ウェーハの酸素汚染は抑制される。

[0015]

請求項2に記載の発明は、活性層用ウェーハの所定深さ位置に軽元素をイオン注入し、前記活性層用ウェーハにイオン注入領域を形成するイオン注入工程と、その後、イオン注入された活性層用ウェーハと、酸素濃度が $1.6 \times 1.0^{1.7}$ atoms/cm³ (old

ASTM)以上の支持基板用ウェーハとを絶縁膜を介在して貼り合わせ、貼り合わせウェーハを形成する貼り合わせ工程と、該貼り合わせウェーハを熱処理し、前記イオン注入領域内に軽元素バブルを形成させることで、前記所定深さ位置から活性層用ウェーハの一部を剥離し、活性層を形成する剥離工程とを備えた貼り合わせ基板の製造方法である。

[0016]

請求項2に記載の発明によれば、活性層用ウェーハまたは活性層に含まれる金属不純物のうち、拡散により埋め込み絶縁膜を透過可能なCu、Feなどが、埋め込み絶縁膜を介して支持基板用ウェーハ中のBMDまたはOSFなどの欠陥に捕獲される。また、支持基板用ウェーハに存在するCu、Feを含む金属不純物も、同様に欠陥に捕獲される。その結果、最終的に活性層の金属不純物による汚染度の低減を図ることができる。

[0017]

また、支持基板用ウェーハ中には、 16×10^{17} atoms/cm³以上の高濃度の酸素が存在する。酸素がこの分量含有されると、窒素を添加しなくても支持基板用ウェーハ中の欠陥密度は 1×10^9 /cm³以上となる。また、酸素濃度が 16×10^{17} atoms/cm³以上となると、全面にOSFを発生させるような引き上げ条件を選択しなくても、BMD密度がスリップ発生を抑制するために十分である。その結果、支持基板用ウェーハの強度が高まり、熱処理時の支持基板用ウェーハのスリップを防止することができる。

しかも、この発明の貼り合わせ基板は、支持基板用ウェーハ用のインゴットの引き上げ時、結晶中に酸素を $1.6 \times 1.0^{1.7}$ atoms/cm 3 以上含ませるだけで得られる。その結果、上記効果を有する貼り合わせ基板を低コストで製造することができる。

[0018]

支持基板用ウェーハの酸素濃度が、old ASTMによる測定で 16×10^{17} at oms/cm^3 未満では十分なBMDまたはOSFが得られない。酸素の好ましい濃度は $17 \times 10^{17} \sim 20 \times 10^{17}$ at oms/cm^3 である。

[0019]

請求項3に記載の発明は、前記貼り合わせ工程の前に、還元ガス雰囲気で、前記支持基板用ウェーハに対して $1100\sim1250$ \mathbb{C} 、5分間以上のラピッドサーマルプロセス処理、または、 $1050\sim1250$ \mathbb{C} 、1時間以上の高温熱処理を施す請求項1または請求項2に記載の貼り合わせ基板の製造方法である。

[0020]

請求項3に記載の発明によれば、貼り合わせの前に、還元ガス雰囲気で、支持基板用ウェーハに対して $1100\sim1250$ $\mathbb C$ 、5 分間以上のラピッドサーマルプロセス処理を施す。または、 $1050\sim1250$ $\mathbb C$ 、1 時間以上の高温熱処理を施す。これにより、支持基板用ウェーハの表裏両面付近に存在する酸素の外方拡散が促進され、そのウェーハ表裏両面から酸素が蒸発する。その結果、例えば活性層と埋め込み絶縁膜とが、LPD評価用のレーザ光をそれぞれ透過する程度まで薄膜化されても、LPD評価時に埋め込み絶縁膜と支持基板用ウェーハとの間に存在するマイクロボイドを疑似欠陥として検出することがない。よって、活性層のLPD評価の信頼性を高めることができる。

[0021]

ラピッドサーマルプロセス処理の時期は、活性層用ウェーハと支持基板用ウェーハの貼り合わせ前であれば限定されない。

ラピッドサーマルプロセスとは、スループットなどを高めるため、急速にウェーハの温度を上昇、下降する操作または工程をいう。

還元ガスとしては、例えば水素ガス、アルゴンガス、窒素ガスまたはその混合ガスなど



[0022]

ラピッドサーマルプロセスにおいて、支持基板用ウェーハの温度が1100℃未満では表面のCOPが消滅しない。また、支持基板用ウェーハの温度が1250℃を超えるとスリップが発生する。ラピッドサーマルプロセスにおける好ましい支持基板用ウェーハの温度は、1100~1150℃である。

ラピッドサーマルプロセスでの加熱時間が5分間未満ではやはり、表面層のCOPが消滅しない。支持基板用ウェーハの好ましい加熱時間は5~10分間である。また、ラピッドサーマルプロセスにより高温から急冷する過程において酸素析出に必要な空孔がウェーハ全面から内部に注入されるため析出に有利に働く。

[0023]

高温熱処理の時期は、活性層用ウェーハと支持基板用ウェーハとの貼り合わせ前であれば限定されない。

高温熱処理時に使用される還元ガスは、ラピッドサーマルプロセスと同じ還元ガスを使用することができる。

高温熱処理において、支持基板用ウェーハの温度が1050℃未満では表面のCOPが 消滅しない。また、支持基板用ウェーハの温度が1250℃を超えるとスリップが発生す る。ここでの好ましい支持基板用ウェーハの温度は、1100~1200℃である。

高温熱処理での加熱時間が1時間未満では表面層のCOPが消滅しにくく、特に1050~1100℃では困難となるという不都合が生じる。支持基板用ウェーハの好ましい加熱時間は1~2時間である。

【発明の効果】

[0024]

請求項1および請求項2に記載の発明によれば、支持基板用ウェーハに酸素が01 d ASTMで $12\times10^{1.7}$ a toms/cm³以上、窒素が $1\times10^{1.4}$ a toms/cm³ $\sim 3\times10^{1.5}$ a toms/cm³ 含まれている(請求項1)。または、支持基板用ウェーハに酸素が $16\times10^{1.7}$ a toms/cm³以上含まれている(請求項2)。酸素等がこれらの分量含有されると、支持基板用ウェーハ中の欠陥密度は 1×10^9 /cm³以上となる。そのため、支持基板用ウェーハの強度が高まり、熱処理時の支持基板用ウェーハのスリップを防止することができる。

[0025]

しかも、貼り合わせ後の熱処理時、活性層用ウェーハまたは活性層に含まれる金属不純物のうち、拡散により埋め込み絶縁膜を透過可能なFe, Cuと、支持基板用ウェーハ中の金属不純物とが、ゲッタリングサイトとなる支持基板用ウェーハ中のCOPまたはOSFといった欠陥に捕獲される。その結果、最終的に活性層の金属不純物による汚染度を低減させることができる。

さらに、このような効果を有する貼り合わせ基板は、支持基板用ウェーハ用のインゴットの引き上げ時、結晶中に所定量の窒素と酸素、または、酸素を含ませれば得られる。そのため、上記効果を有する貼り合わせ基板を低コストで製造することができる。

[0026]

さらに、支持基板用ウェーハに結晶欠陥が存在しないので、活性層と埋め込みシリコン酸化膜とが薄膜化されても、LPD評価時に埋め込み絶縁膜と支持基板用ウェーハとの間に存在するマイクロボイドを疑似欠陥として検出せず、活性層のLPD評価の信頼性が高まる。

[0027]

請求項3の発明によれば、貼り合わせの前に、還元ガス雰囲気で、支持基板用ウェーハに対して1100~1250℃、5分間以上のラピッドサーマルプロセス処理、または、1050~1250℃、1時間以上の高温熱処理を施す。これにより、支持基板用ウェーハの表裏両面付近に存在する酸素が蒸発する。その結果、例えば活性層と埋め込みシリコン酸化膜とが、LPD評価用のレーザ光をそれぞれ透過する程度まで薄膜化されても、L

PD評価時にマイクロボイドを疑似欠陥として検出することがない。その結果、活性層の LPD評価の信頼性を高めることができる。

【発明を実施するための最良の形態】

[0028]

以下、この発明の実施例を図面を参照して説明する。

【実施例1】

[0029]

一方、所定量のボロンと窒素がドープされた p 型のシリコン単結晶インゴットを C Z 法により引き上げる。引き上げ速度 (V) および温度勾配 (G) を制御して全面 O S F 領域となるように引き上げる。この場合、V は $0.5\,\mathrm{mm/min}$ である。窒素濃度は結晶引き上げ時の仕込み量として $2\times10^{1.4}$ a t o m s / c m 3 、格子間酸素原子濃度 O i は $1.3\times10^{1.7}$ a t o m s / c m 3 である。その後、シリコン単結晶インゴットに、ブロック切断、スライス、面取り、鏡面研磨などを施す。これにより、厚さ $7.2.5\,\mu$ m、直径 $2.0.0\,\mathrm{mm}$ 、面方位(1.0.0)面、比抵抗 $1.0.0\,\mathrm{cm}$ 、p 型の鏡面仕上げされた支持基板用ウェーハ $2.0\,\mathrm{mm}$ が得られる(図 $1.0\,\mathrm{mm}$)。

[0030]

次に、支持基板用ウェーハ20を、熱源にランプ加熱を採用したRTP装置に挿入し、アルゴンガス雰囲気で1150℃、5分間のラピッドサーマルプロセスを施す。これにより、支持基板用ウェーハ20の表裏両面付近の0SFが蒸発して消失し、その消失部分に深さ約 $0.1\sim0.3\mu$ mの結晶欠陥が存在しない層が形成される。

[0031]

次いで、活性層用ウェーハ10を熱酸化装置に挿入し、酸素ガス雰囲気で熱酸化処理を施す。これにより、活性層用ウェーハ10の露出面の全域に、厚さ0.15μmのシリコン酸化膜10aが形成される。熱処理条件は1000℃、7時間である(図1(c))。

次に、活性層用ウェーハ10の鏡面仕上げされた表面から所定深さ位置に、中電流イオン注入装置を使用し、50keVの加速電圧で水素をイオン注入する。これにより、活性層用ウェーハ10に、水素イオン注入領域10bが形成される(図1(c))。このときのドーズ量は、 5×10^{16} atoms/cm² である。

[0032]

続いて、活性層用ウェーハ10の表面と支持基板用ウェーハ20の鏡面とを貼り合わせ面(重ね合わせ面)とし、シリコン酸化膜10aを介して、例えば真空装置内で公知の治具により、両ウェーハ10,20を貼り合わせて貼り合わせウェーハ30を作製する(図1(d))。このとき、活性層用ウェーハ10と支持基板用ウェーハ20とが、シリコン酸化膜10aを介して接合され、この接合部分のシリコン酸化膜10aが埋め込みシリコン酸化膜(絶縁膜)30aとなる。

[0033]

それから、貼り合わせウェーハ30を図示しない剥離熱処理装置に挿入し、500℃の 炉内温度、窒素ガスの雰囲気で熱処理する(図1(e))。熱処理時間は30分間である 。この熱処理により、支持基板用ウェーハ20の貼り合わせ界面に活性層10Aを残し、 活性層用ウェーハ10が水素イオン注入領域10bから剥離される。 剥離後、貼り合わせウェーハ30に対して、窒素ガスの雰囲気で1150 \mathbb{C} 、2 時間の貼り合わせ熱処理を施す。これにより、活性層用ウェーハ10と支持基板用ウェーハ20 との貼り合わせ強度が増強される(図1(f))。

次いで、活性層10Aの表面に研磨装置による研磨、犠牲酸化によりSOI表面の平坦化、薄膜化を施す。こうして、スマートカット法を利用し、厚さ $0.1\sim0.2~\mu$ mの活性層10Aを有した貼り合わせSOI基板(貼り合わせ基板)が作製される(図1(g))。

[0034]

このように、支持基板用ウェーハ 20 用のシリコン単結晶インゴットの引き上げ時、結晶中には窒素が 2×10^{14} a toms/cm³ 含まれ、格子間酸素原子濃度Oiは13× 10^{17} /cm³ としている。そのため、ウェーハ表面の全域で 1×10^{9} /cm³ を超えるBMDまたはそれに伴うOSF欠陥が発生する。ウェーハ表面の全域にOSF欠陥が存在すると、支持基板用ウェーハ 20 中の欠陥密度は 1×10^{9} 個/cm³ 以上となる。これにより、支持基板用ウェーハ 20 の強度が高まり、熱処理時の支持基板用ウェーハ 20 のスリップを防止することができる。

[0035]

貼り合わせ後の熱処理時には、活性層用ウェーハ10または活性層10Aに含まれる金属不純物のうち、拡散により埋め込みシリコン酸化膜30aを透過可能なCu、Feの他、支持基板用ウェーハ20中の金属不純物も、BMDまたはOSFに捕獲される。このように、支持基板用ウェーハ20の全面にはゲッタリングサイトとなるOSFが多量に存在する。そのため、活性層用ウェーハ10または活性層10A中の金属不純物、加えて支持基板用ウェーハ20中の金属不純物も十分に捕獲することができる。その結果、活性層10Aの金属不純物による汚染度の低減を図ることができる。

[0036]

また、支持基板用ウェーハ20の貼り合わせ界面付近には、ラピッドサーマルプロセス処理により結晶欠陥が存在しない。したがって、このように活性層10Aと埋め込みシリコン酸化膜30aとが、LPD評価用のレーザ光をそれぞれ透過する程度まで薄膜化されても、従来のように埋め込みシリコン酸化膜30aと支持基板用ウェーハ20との間に、マイクロボイド40が形成されない(図2(a),(b))。そのため、LPD評価時において、マイクロボイド40を疑似欠陥として検出することがない。その結果、活性層10AのLPD評価の信頼性を高めることができる。

さらに、このような効果を有する貼り合わせSOI基板は、支持基板用ウェーハ 20 用のインゴットの引き上げ時、結晶中に 1×10^{14} atoms/cm³の窒素と、 13×10^{17} atoms/cm³の酸素とを含ませれば得られるので、上記効果を有する貼り合わせSOI基板を低コストで製造することができる。

【実施例2】

[0037]

次に、この発明の実施例2に係る貼り合わせ基板の製造方法を説明する。

この実施例 2 は、C Z 法によるシリコン単結晶インゴットの引き上げ時において、窒素が添加されず、結晶中に格子間酸素原子濃度 O i だけを 1 8×1 0 1 7 a t o m s / c m 3 とした例である。

その後、支持基板用ウェーハ20はアニール装置に挿入され、アルゴンガス雰囲気で1150 \mathbb{C} 、2時間の熱処理が施される。これにより、支持基板用ウェーハ20の表裏両面付近のOSFが消失し、その消失部分に結晶欠陥が存在しない層が形成される。

その他の構成、作用、効果は、実施例1と略同じであるので説明を省略する。

[0038]

ここで、実際に本発明法および従来法について、貼り合わせSOI基板における支持基板用ウェーハの裏面のスリップの有無と、活性層面内のLPDの分布とについて、比較調査した結果を報告する。

活性層の厚さは $0.1\sim0.2\,\mu$ m、埋め込みシリコン酸化膜の厚さは $0.15\,\mu$ mで 出証特 2004-3094867

ある。スリップの評価方法としては、X線トポグラフ(XRT)法を採用した。また、LPDの分布の評価としては、 2μ mのライトエッチング(クロム酸エッチング)後、表面検査装置(テンコール社製SP-1)によりLPD密度を測定した。その結果を表 1 に示す。

【0039】 【表1】

		17 TV W18	支持基板用ウェーハ		支持基板用ウェーハ中
	支持基板用ウェーハ	助り合わせ前熱処理	のスリップ発生の有無	活性層表面のLPD面内分布	のBMD、OSF密度
金子联 加 1	今面OSFウェーハ	RTP	0	特異な分布なし	1×10 ⁹ /cm ³ 以上
T CA KATH				ウェーハ中心部に若干多く、	
計略風2	全面OSFウェーハ	RTPなし	0	支持基板用ウェーハのCOP	1×10%/cm3以上
	i i			分布と一致	
3	高酸素濃度ウェーハ	72 < 3	C	特異な分布なし	1×10 ⁹ /cm ³ 以上
試験例3	$0.1 = 1.8 \times 1.0^{17}$	AIAN)		
				ウェーハ中心部に若干多く、	
計略個人	高酸素濃度ウェーハ	ArANなし	0	支持基板用ウェーハのCOP	1×10 ⁹ /cm ³ 以上
1 1/1 XXXXII	$0 i = 18 \times 10^{17}$			分布と一致	
	に発出されている。				$1 \times 10^{7} \sim 1 \times 10^{8}$
比較例1	対観米版及プエーバ ○ i = 1 4 × 1 0 ¹⁷	ArAN	×	特異な分布なし	/ c m³
				ウェーハ中心部に若干多く、	$1 \times 10^{7} \sim 1 \times 10^{8}$
上較例2	低酸素濃度ウェーハ	ArANなし	×	支持基板用ウェーハのCOP	/cm ³
\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	$0 i = 14 \times 10^{17}$			分布と一致	

スリップ発生の有無:スリップ長20mm未満で(O), スリップ長20mm以上で(X) : ラピッドサーマルプロセス、ArAN:アルゴンアニール、 RTP

[0040]

表 1 のグラフから明らかなように、試験例 $1 \sim 4$ はいずれも支持基板用ウェーハ中の B M D (B u l k M i c r o D e f e c t)、OSFの密度が 1×10^9 / c m 3 以上である。そのため、支持基板用ウェーハの裏面に 20 mm以上のスリップが発生せず、活性層面内の L P D も特異な分布はないか若干ウェーハ中心部が多い程度で、比較例 1 および比較例 2 に比べて改善された。

なお、試験例 1 および試験例 2 に使用される支持基板用ウェーハは、シリコン単結晶インゴットの引き上げ時、結晶中に窒素を 2×10^{14} a t o m s / c

[0041]

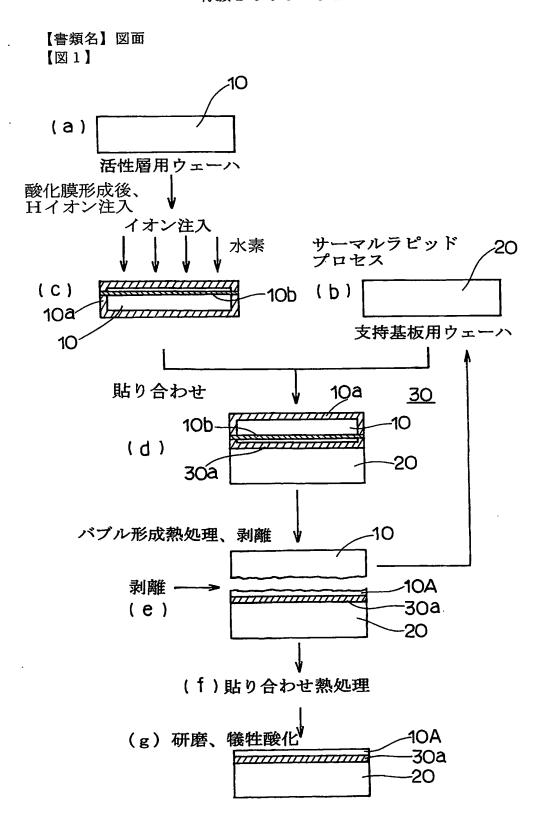
【図1】この発明の実施例1に係る貼り合わせ基板の製造方法を示すフローシートで ある。

【図2】(a)従来手段に係る貼り合わせ基板の製造方法により得られた貼り合わせ基板のLPD評価試験中を示す要部拡大断面図である。(b)この発明の実施例1に係る貼り合わせ基板の製造方法により得られた貼り合わせ基板のLPD評価試験中を示す要部拡大断面図である。

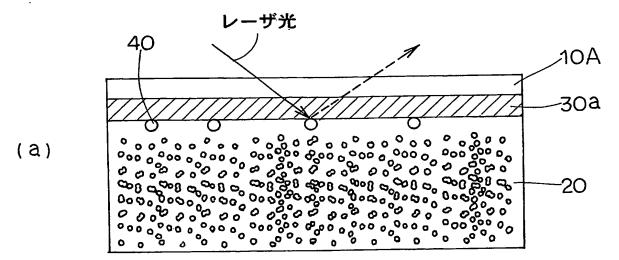
【符号の説明】

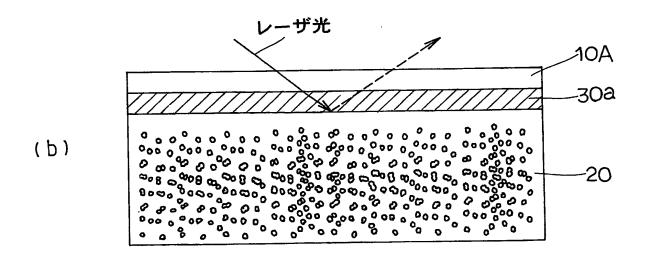
[0042]

- 10 活性層用ウェーハ、
- . 10a シリコン酸化膜(絶縁膜)、
 - 20 支持基板用ウェーハ、
 - 10b 水素イオン注入領域(イオン注入領域)、
 - 10A 活性層、
 - 30 貼り合わせウェーハ、
 - 30a 埋め込みシリコン酸化膜。



【図2】







【要約】

【課題】

活性層の金属不純物による汚染度が低減し、支持基板用ウェーハのスリップを抑制する 貼り合わせ基板をスマートカット法により安価に製造可能な貼り合わせ基板の製造方法を 提供する。

【解決手段】

支持基板用ウェーハ20が 1×10^{14} a toms/cm³の窒素と、 13×10^{17} a toms/cm³の格子間酸素原子濃度Oi(old ASTM)を含むので、貼り合わせ後の熱処理時に活性層用ウェーハ10中の一部の金属不純物とウェーハ20の金属不純物とが、ウェーハ20中のBMDおよびOSFに捕獲される。その結果、活性層10Aの金属汚染を低減できる。しかも、ウェーハ20は強度が高まりスリップを防げる。ウェーハ20の貼り合わせ界面付近には結晶欠陥が存在しないので、活性層10AのLPD評価時、マイクロボイド40を検出せず、評価の信頼性が高まる。さらに、このような貼り合わせ基板を低コストで製造できる。

【選択図】図1

特願2003-315990

ページ: 1/E

認定 · 付加情報

特許出願の番号 特願2003-315990

受付番号 50301487671

書類名 特許願

担当官 第五担当上席 0094

作成日 平成15年 9月 9日

<認定情報・付加情報>

【提出日】 平成15年 9月 8日

特願2003-315990

出願人履歴情報

識別番号

[302006854]

1. 変更年月日

2002年 1月31日

[変更理由]

新規登録

住 所

東京都港区芝浦一丁目2番1号

氏 名 三菱住友シリコン株式会社